

明德扬科技教育有限公司

入门练习 4 说明

官 网：www.mdy-edu.com

淘 宝：mdy-edu.taobao.com

QQ 群：97925396

QQ 咨询：158063679

一、练习要求说明

要求在 verilog 代码详细讲解工程的基础上修改，要求如下：

1. 新增输出接口 led1，其位宽为 1 位；
2. led 的闪烁时间为 1 秒，led1 的闪烁时间为 3 秒。

工程位置（在视频说明中有链接）：

<http://www.mdy-edu.com/bbs/forum.php?mod=viewthread&tid=3&page=1&extra=#pid4>

二、要求

上板验证 OK

明德扬点拔FPGA课程